МІНІСТЕРСТВО ОСВІТИ І НАУКИ

НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ «ЛЬВІВСЬКА ПОЛІТЕХНІКА»

Кафедра систем штучного інтелекту



Практична робота №1

з дисципліни "Комп’ютерна схемотехніка "

Виконав:  
студент групи КН-210

Бурак Марко

Львів – 2020

**1.МЕТА РОБОТИ** :

Ознайомитись з інтегрованим пакетом Electronics Workbench для схемотехнічного моделювання цифрових схем. Набути практичних в роботі з бібліотекою компонентів та набором контрольно-вимірювальних приладів розміщених в діалоговому вікні Electronics Workbench.

**2.КОРОТКІ ТЕОРЕТИЧНІ ВІДОМОСТІ КОМПОНЕНТІВ**

EWB Програма EWB 5.12, розроблена канадською фірмою Interactive Image Technologies, розрахована для роботи в середовищі Windows 95/98/2000/XP. Рекомендований процесор – Pentium з частотою більше 75 МГц. Необхідний об’єм дискової пам’яті (в том числі для розміщення тимчасових файлів) – біля 30 Мбайт. Програма має англійський інтерфейс. Для наступних версій необхідні більш потужні комп’ютери. EWB дозволяє моделювати пристрої, для яких завдання по моделюванню підготовлено в текстовому форматі SPICE. Відома программа SPICE (Simulation Program with Integrated Circuit Emphasis) розроблена Каліфорнійським університетом на початку 70-х років стала еталоном схемотехнічного моделювання.

Поля системного меню аналогічна іншим Windows-програмам.

Поля системного меню File Edit Circuit Analysis Window Help

Панель інструментів Вибране (Favorites) Джерела струму (Sources) Пасивні елементи (Basic) Діоди (Diodes) Транзистори (Transistors) Аналогові інтегральні схеми (Analog ICs) Змішані інтегральні схеми (Mixed ICs) Цифрові інтегральні схеми (Digital ICs) Логічні елементи (Logic Gates) Цифрові елементи ( Digital) Індикаторні прилади (Indicators) Контрольно-вимірювальні прилади (Instruments)



Рис.1. Панель контрольно-вимірювальних приладів EWB

Розглянемо деякі компоненти контрольно-вимірювальних приладів (Instruments) в EWB 5.12 середовищі (рис.1). В вікні редагування наведені позначення наступних компонентів: мультиметр, генератор функцій, осцилограф, вимірювач амплітудно-частотних та фазо-частотних характеристик, генератор слова, логічний аналізатор, логічний конвертор (перетворювач).

Призначення та принцип роботи генератора слова (Word Generator) (рис.2).

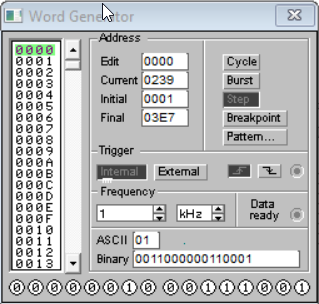


Рис.2. Панель генератора слова

Генератор призначений для генерації 16-розрядних двійкових слів. Встановлюються двійкові слова на клемах-індикаторах в нижній частині генератора та паралельно відображаються в текстовому (ASCII) та двійковому кодах (Binary). Кодові комбінації необхідно задавати в шістнадцятковому коді. Кожна комбінація вводиться за допомогою клавіатури, номер комірки редагування коду фіксується в вікні Edit блоку Address. Для роботи генератора вказується номер текучої комірки Current, комірки початку генерації Initial та кінцевої комірки Final. Двійкові слова виводяться в таких режимах:

- покроковому (кнопка Step);

- циклічному (кнопки Cycle);

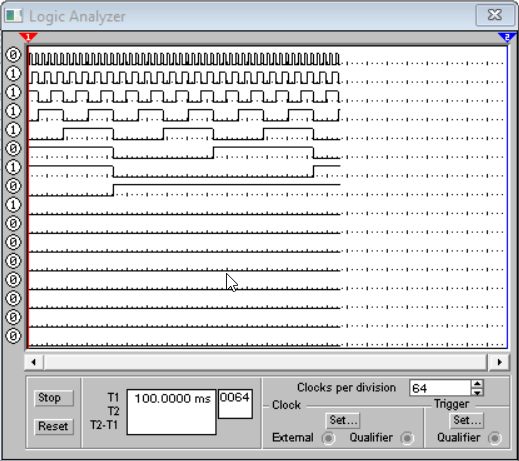
- з вибраного слова до кінцевого (кнопка Burst).

Частота видачі двійкових слів задається в блоці Frequency.

В блоці Trigger задається вид генерації

- внутрішній (Internal) або зовнішній (External) по готовності даних ((клема Data ready), поряд розміщена клема для підключення каналу синхронізації (вибирається зовнішній запуск по фронту або спаду імпульсу). До органів керування генератора відноситься також кнопка Breakpoint – переривання роботи генератора у вказаній комірці. При натиску на кнопку Pattern випадає меню, де: - Clear buffer – стерти вміст буфера (вміст буфера екрана); - Open – завантажити кодові комбінації (з файлу з розширенням .dp); - Save – записати всі набрані на екрані комбінації в файл (.dp); - Up counter - заповнити буфер екрана кодовими комбінаціями, починаючи з 0 в нульовій комірці й далі з додаванням 1 до кожної наступної комірки; - Down counter – заповнити буфер кодовими комбінаціями, починаючи з FFFF в нульовій комірці і далі зі зменшенням на 1 в кожній наступній комірці; - Shift right – заповнити кожні чотири комірки комбінаціями 1-2-4-8 зі зміщенням їх в наступних чотирьох комірках вправо; - Shift left – теж саме, тільки зі зміщенням вліво

Призначення та принцип роботи логічного аналізатора (Logic Analyzer) (рис.3).



**ЛАБОРАТОРНЕ ЗАВДАННЯ**

Зібрати та запустити відповідну електричну схеми, що містить генератор слова та логічний аналізатор.

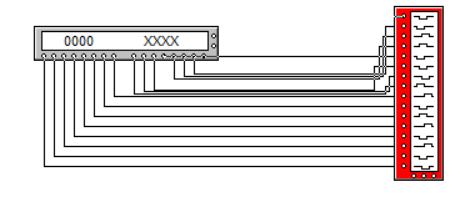
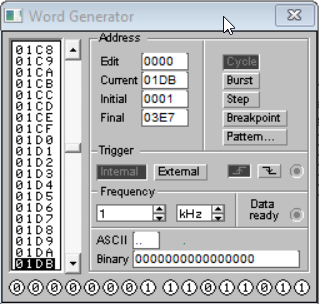


Схема містить генератор слова, який знаходиться з лівого боку на схемі, а справа розташований логічний аналізатор, обидва вони з’єднані між собою провідниками.

**Режими роботи генератора слова та логічного аналізатора:**

Тут зображено панель керування генератора слова.



У цій панелі в блоці Address зображені початкові налаштування генератора, Current-поточний елемент(слово), яке було згенеровано, Initial- початкове значення з якого буде генеруватись 16-розрядні слова. Final – кінцеве згенероване слово.

У цьому ж блоці можна побачити режими, у яких будуть генеруватись слова.

* Step покроковий режим, генерує по одному слові
* Cycle циклічний, генерує від initial до Final та повторює цикл знову
* Burst проводить цикл генерації слів з першого до останнього вказаного
* Breakpoint переривання генератора на поточному елементі
* Pattern зразок, при натисканні на кнопку випадає меню з зразками генерування:

Clear buffer стерти вміст буфера

Open завантажити кодоі комбінації, розширення файлу .dp

Save записати згенеровані слова у файл

Up counter Зразок, який починається з 0 та додає 1 до кожної ітерації

Down counter Зразок, який починається з FFFF та віднімає 1 до кожної ітерації

Shift right чотири комірки будутьт заповнені 8-4-2-1 відповідно, наступні чотири комірки будуть такі ж, проте зі зміщенням вправо

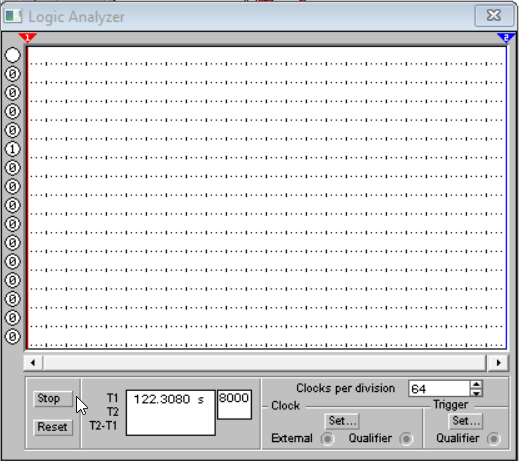


Shift left Те саме що і Shift right,проте, зі зміщенням вліво

У блоці trigger задається вид генерації слова зовнішній чи внутрішній

У блоці frequency визначається частота генерування двійкових слів

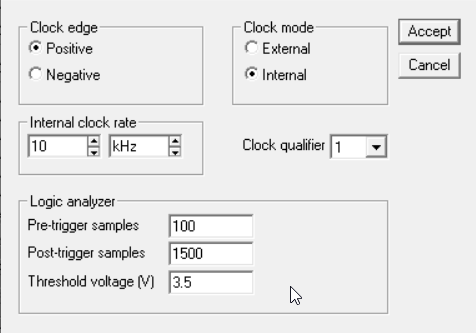
Тут зображено панель керування логічного адміністратора:



Кнопка Stop зупиняє процес аналізування. Кнопка reset скидує всі аналізування.

Clocks per division змінює кількість тактів на екрані

В блоці Clock натиснувши на Settings можна побачити таке меню



Блок Clock edge відповідає за запуск аналізатора,Positive, означає, що аналізатор ввімкнеться при збільшенні сигналу джерела, Negative, при спаді.

Clock mode Визначає чи джерело є внутрішнє чи зовнішнє.

Clock qualifier певне значення 1 0 або Х при якому запуститься аналізатор

Internal clock rate відповідає за частоту

Logic analyzer блок який задає значення того діапазону, в якому буде показаний аніліз даних

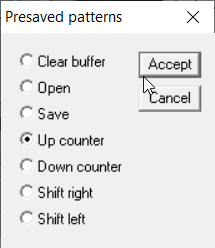
Trigger блок відповідає за запуск аналізатора при певних умовах

1. Запуск аналізатора з каналу А і В
2. Запуск аналізатора, якщо сигнал в каналі В = 1
3. Запуск аналізатора з каналу А або В, якщо сигнал каналу С = 1

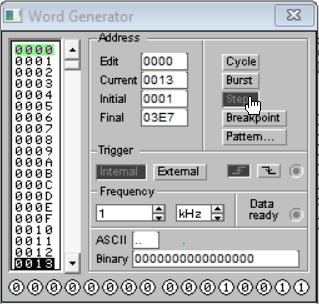
Також можна задавати значення 1,0,Х, у панелі trigger qualifier, при наявності яких в сигналі, буде запускатись аналізатор.

**Запуск схеми**

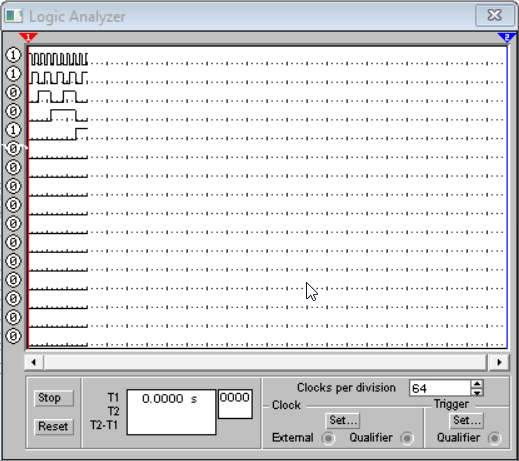
Для початку, я виставив Паттерн Up counter для зручності у подальшому запуску.



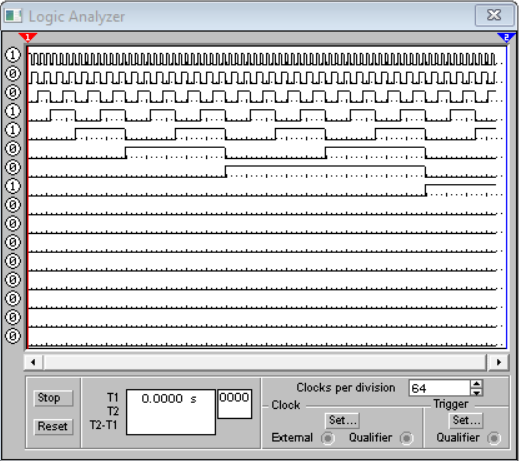
Запустивши режим Cycle ,або Burst, або Step(для перевірки кожного елементу) запускаємо зразок.Як можна спостерігати слова згенерувалися правильно, він 0 до F(16) і так далі, паттерн працює, кожна ітерація зростає на 1



Поглянемо на Логічний аналізатор



Можна спостерігати, що при отриманні 1 на кожній ділянці, аналізатор реагує на це та видає імпульс на графіку. Так як ми передаємо числа які зростають, то у бінарному вигляді перше число завжди буде змінюватись, що ми саме спостерігаємо на графіку.



Це продовження того ж патерну, кожен наступний імпульс довший, через те, що до прикладу,число 20 у 16 системі має вигляд 100000 у двійковій системі та 1 на початку буде залишатись доки не настане настане число 3F, яке являє собою 111111, при цьому числі всі верхні графи будуть змінюватись в процесі, а 6 зверху залишатиметься 1 ,лише наступне число 40 перерве інтервал, тому можемо стверджувати, що аналізатор та генератор слів працюють правильно.

**Аналіз помилок:**

При виконанні практичної роботи, я допустився помилки, з’єднавши генератор та аналізатор лише одним провідником, що згодом пказало мені на аналізаторі лише зміни першого числа нулів та одиниць, згодом я зрозумів помилку, та підключив провідники, за рахунок чого побачив аналіз всіх змінних компонент у двійковій системі.

**Висновок:** На цій лабораторній роботі я ознайомився з програмою Electronic Workbench. Навчився викликати з панелі інструментів прилади, такі як: осцилограф, мультиметр, генератор слова та інші. Особливо навчився використовувати генератор слова та логічний аналізатор, навчився налаштовувати їх та вмикати паттерни. Також навчився складати схеми та вмикати їх.